

Informe del Tutor/a del Trabajo Fin de Grado/Máster

Autor (Apellido1-Apellido2, Nombre)			
González León José María			
Título del Trabajo			
ADAPTACIÓN DE SEÑALES HARDWARE IN THE LOOP			
Titulación	GRADO EN INGENIERÍA ELECTRÓNICA INDUSTRIAL	Especialidad/Mención	
Centro	Univesdad De Jaen	Departamento	ELECTRÓNICA
Tutor/a del TFG/TFM			Universidad/Institución
DOÑA FLORENCIA ALMONACID CRUZ DON XAVIER SELLART ORTEGA			UNIVERSIDAD DE JAÉN
Resumen Castellano (máx. 150 palabras)			
<p>En este trabajo final de grado se pretende llevar a cabo la primera fase del desarrollo de un sistema de validación de una Unidad electrónica de Control (ECU) de un vehículo con funcionalidades de asistencia al conductor, Advanced Driver-Assistance Systems (ADAS), y para ello se usará la tecnología de simulación Hardware in the Loop (HiL).</p> <p>En dicha primera fase se simularán los sensores que incluye el vehículo que se desea validar, un radar y una cámara.</p>			
Resumen Inglés (máx. 150 palabras)			
<p>In this TFG is intended to carry out the first phase of the development of a validation system of an Electronic Control Unit (ECU) of a vehicle with driver assistance features, Advanced Driver-Assistance Systems (ADAS), Hardware in the Loop (HiL) technology will be used for this purpose.</p> <p>In this first phase, the sensors which are included in the vehicle will be simulated, a radar and a camera.</p>			
Nomenclatura Internacional de Unesco para la Ciencia y Tecnología(http://skos.um.es/unesco6/)			
Códigos UNESCO	Descriptor castellano	Descriptor Inglés	

Observaciones y Comentarios:

[Empty box for observations and comments]

Los/as Tutores/as dan el Visto Bueno para entregar y defender su Trabajo Fin de Grado/Máster

Jaén, a 26 de junio de 2017

ALMONACID CRUZ FLORENCIA MARINA -
26028488D
Firmado digitalmente por ALMONACID CRUZ FLORENCIA MARINA -26028488D
Fecha: 2017.06.27 00:44:52 +02'00'



XAVIER SELLART

Fdo.: _____

SR. PRESIDENTE DEL TRIBUNAL EVALUADOR